



Jean-Marie Brunet

Jean-Marie Brunet erwarb seinen M.S. in Electrical Engineering von der I.S.E.N Electronic Engineering School in Lille, Frankreich. Er verfügt über mehr als zehn Jahre Erfahrung im IC-Design und Design-Management bei Unternehmen wie STMicroelectronics, Cadence (Design Services), MUSIC Semiconductors und Silicon Design Systems. Zuletzt war Jean-Marie Brunet für die AE und Technical-Marketing-Group beim OPC-Start-up *Aprio* verantwortlich. Er leitete Ingenieurteams bei der Entwicklung komplexer Nanometer-Designs mit signifikanten Erfolgen bezüglich Signalintegrität, Rauschen und Chipausbeute. Jean-Marie Brunet hat umfangreiche Erfahrungen in der Zusammenarbeit mit „pure play“ Fabs zur Lösung der Yield-Problematik bezüglich OPC/RET. Er arbeitet nun als Product-Development-Manager für Litho-Friendly-Design-Produkte bei Mentor Graphics.